



J5, J6, J7

模块预留接口

J1

断开：并行模式

短路：串行模式

J2

断开：比较器不工作，不产生方波

短路：比较器工作，产生方波。调节R11提供不同占空比方波输出。

J4

正弦波2输出

J3

断开：外接电位或接到J5的电位，可调节输出幅度。

短路：R1产生AD9850/1需要的DAC电流

Title		
Size	Number	Revision
B		
Date:	23-Nov-2010	Sheet of
File:	H:\【AD】\【ADI-DDS】\【DDS-AD9850-AD9851】\AD9850_1_V4\AD9850_1	SC